

公司概況資料表

以下資料由擷發科技股份有限公司及其推薦證券商提供，資料若有錯誤、遺漏或虛偽不實，均由該公司及其推薦證券商負責。

以下揭露之認購價格及依據等資訊，係申請登錄興櫃公司與其推薦證券商依認購當時綜合考量各種因素後所議定。由於興櫃公司財務業務狀況及資本市場將隨時空而變動，投資人切勿以上開資訊作為投資判斷之唯一依據，務請特別注意

認購相關資訊

公司簡介

主要業務項目

最近五年度簡明損益表及申請年度截至最近月份止之自結損益表

最近五年度簡明資產負債表

最近三年度財務比率

公司名稱：擷發科技股份有限公司 (股票代號：7796)

董事長	楊健盟
總經理	楊健盟
資本額	新台幣229,630,000元
輔導推薦證券商	康和綜合證券(股)公司、群益金鼎證券(股)公司
主辦輔導券商聯絡人電話	康和綜合證券(股)公司 藍偉庭(02)8787-1888 #738
註冊地國	(外國發行人適用)
訴訟及非訟代理人	(外國發行人適用)

輔導推薦證券商認購擷發科技股份有限公司股票之相關資訊

證券商名稱	主辦	協辦
	康和綜合證券(股)公司	群益金鼎證券(股)公司
認購日期	113年12月4日	
認購股數(股)	589,000股	100,000股
認購占擬櫃檯買賣股份總數之比率	2.56%	0.44%
認購價格	60元	

認購價格之訂定
依據及方式

本推薦證券商依一般市場認購價格訂定方式，參考市價法、成本法及收益法等方式，以推算合理之承銷價格，做為該公司辦理股票興櫃登錄之參考價格訂定依據，再參酌該公司所處產業前景、經營績效、發行市場環境、同業之市場狀況及興櫃市場流通性風險等因素後，由本推薦證券商與該公司共同議定之。

目前股票價值的評估方法諸多，而各種方法皆有其優缺點，評估之結果亦有所差異。如證券投資分析常用之股票評價方法主要包括：

1.市場基礎法：

(1)本益比法(Price/Earnings Ratio, P/E Ratio)及

(2)股價淨值比法(Price/Book Value Ratio, P/B Ratio)，

均透過已公開的資訊，與整體市場、產業性質相近的同業及被評價公司歷史軌跡比較，作為評量企業的價值，再根據被評價公司本身異於採樣公司之部分作折溢價之調整；

2.成本法，亦稱帳面價值法(Book Value Method)，係以帳面歷史成本資料作為公司價值評定之基礎；

3.收益基礎法中之自由現金流量折現法(Discounted Cash Flow Method, DCF)則重視公司未來營運所創造之現金流入價值。

其中，成本法係以歷史成本為計算之基礎，易忽略通貨膨脹因素且無法反應資產實際之經濟價值，且深受財務報表所採行之會計原則與方法之影響，將可能低估成長型公司應有之價值；另，收益基礎法中之自由現金流量折現法下某些假設，如未來營收成長率、邊際利潤率、資本支出之假設等，因較難取得適切之數據，使未來現金流量及加權平均資金成本更無法精確掌握。

擷發科技股份有限公司(以下簡稱：擷發科或該公司)致力於提供從架構設計到量產的全方位IC設計服務，針對每個階段提供專業支持，確保客戶的IC設計需求得到全面滿足，惟該公司最近兩年度稅後(損)益分別為(111,974)千元及(32,108)千元，最近兩年度每股盈餘分別為(28.44)元及(3.36)元，因此本次輔導推薦證券商認購擷發科股票擬以市場基礎法-股價淨值比法進行評估。

二、承銷價格訂定與適用國際慣用之市價法、成本法及收益法之比較

該公司係提供 IP 銷售和 IC 設計服務提供商，屬於半導體業。隨著半導體製程技術的大幅躍進，晶片複雜度愈來愈高，

半導體業宣告進入完全專業分工的時代。IC 設計公司在產品設計完成後，委由專業晶圓代工廠或 IDM 廠（整合型半導體廠，從 IC 設計、製造、封裝、測試到最終銷售都一手包辦）製作成晶圓半成品，經由前段測試，再轉給專業封裝廠進行切割及封裝，最後由專業測試廠進行後段測試，測試後之成品則經由銷售管道售予系統廠商裝配生產成為系統產品，故選取同屬半導體產業項下之同業公司；其中，益芯科(興櫃公司，股票代號：7707)主要致力於提供系統單晶片(SoC)所需的高階技術及完整設計服務；巨有科技(上櫃公司，股票代號：8227)主要從事特殊應用積體電路（ASIC）設計的統包服務；創意(上市公司，股票代號：3443)主要係提供系統單晶片（SoC）設計代工、IC 設計服務服務，並開發矽智慧財產；智原(上市公司，股票代號：3035)主要從事提供特殊應用積體電路（ASIC）服務與矽智財 IP 授權服務，經參酌臺灣證券交易所及財團法人證券櫃檯買賣中心公告之本益比及股價淨值比資訊評估說明如下：

(一)市場基礎法

1.本益比法

本益比法係參考被評價公司之盈餘水準，與市場上之同業盈餘進行比較，再參考同業之市場價格及流動性、知名度、公司規模等進行折溢價調整，因其乃以同業已公開之市場資訊作為基礎，客觀易懂又能貼近市場價值，是目前市場上最常用亦最為投資人接受之價格評定方式。但本益比法在比較基礎上，係以盈餘做為計算基礎，若盈餘為負值，則無法計算出合理價格，由於該公司最近三年度均為稅後虧損，以本益比法評估似無法反應該公司真實價值，故不擬採用本益比法。

2.股價淨值比法

證券名稱	113年8月	113年9月	113年10月	平均
益芯科-7707(興櫃)	12.75	11.97	10.45	11.72
巨有科技-8227(上櫃)	10.02	9.19	8.83	9.35
創意-3443(上市)	15.60	14.99	17.24	15.94
智原-3035(上市)	5.82	5.40	5.31	5.51
上市半導體類	5.14	5.15	5.47	5.25
上櫃半導體類	3.57	3.35	3.27	3.40

資料來源：台灣證券交易所及證券櫃檯買賣中心。

採樣同業及上市櫃半導體類股最近三個月之平均股價淨值比為3.40~15.94倍，排除區間極端值之最低3.40倍及最高15.94倍，其參考區間為5.25~11.72倍，以該公司113年6月底每股淨值8.36元予以估算，該公司股價價格應介於43.89元~97.98元之間，考量該公司目前之營運規模及市場可能之折價率後，依前述參考價格之八成五計算，其參考價格區間為37.31元~83.28元之間。

(二)成本法

成本法主要概念係認為公司之權益價值可以公平市價重新評估資產價值，以資產淨額減除負債後的餘額估算，惟成本法係以歷史成本為計算之依據，將忽略通貨膨脹因素且無法表達資產實際經濟價值，並深受財務報表採行之會計原則及方法影響，將可能低估成長型公司之企業價值，因此實際上以成本法評價興櫃公司並不多見，故不予以採用。

(三)收益基礎法中之自由現金流量折現法(Discounted Cash Flow Method, DCF)

在股價評價方法選擇上，考量現金流量折現法因需推估公司未來數年之盈餘及現金流量作為評價之基礎，然而預測期間長，推估營收資料之困難度提高，不確定性風險相對高，亦不能合理評估公司應有之價值，故不予以採用。

三、推薦證券商與發行人共同議定承銷價格合理性之評估意見。

經參考採樣同業及上市櫃半導體類股最近三個月之平均股價淨值比價格區間為每股37.31元~83.28元，又參酌該公司所處市場環境、產業未來成長性及同業之市場狀況，本推薦證券商與發行公司共同議定興櫃認購價格為每股60元，應屬合理。

公司簡介(公司介紹、歷史沿革、經營理念、未來展望等)

一、公司簡介

擷發科技股份有限公司(MICROIP)由楊健盟博士創立，自2020年以來致力於成為積體電路(IC)設計服務解決方案的全球領導業者。專精於高性能和低功耗的晶片設計與優化晶片效能分析服務，並透過專利尖端技術，為人工智慧(AI)、物聯網(IoT)、工業自動化、服務機器人、車用電子與電源管理等領域提供創新與高效的客製化解決方案。

擷發科技擁有由國際級專家組成的技術研發團隊，積極參與國際合作和跨領域技術整合，並在短短幾年內迅速崛起，成為亞洲與歐洲半導體市場的重要推動力量。擷發科技以其獨創的「無晶片設計模式」(Designless)理念，幫助系統廠商與需要客製化晶

片廠商，無需具備深厚的半導體專業知識，即可透過擷發科技的服務進行自主晶片設計，大幅降低了晶片設計的入門門檻與所需投入的資源和進入市場的時程。

公司的核心業務涵蓋以下三大服務：

1. Green IC Design Service: 擷發科技提供針對特殊應用 IC 設計 (ASIC) 的全面服務，從概念規劃到最終量產，涵蓋晶片效能分析、功耗優化和製程整合等，幫助客戶打造符合未來需求的高效能綠色晶片。這一服務廣泛應用於消費性電子、工業自動化、長照醫療、交通運輸以及新能源產業。
2. Software Design Service: 擷發科技的 AI 軟體平台設計服務涵蓋 AI 算法開發、優化與部署，為客戶提供基於邊緣或終端計算的 AI 解決方案。這些服務不僅能幫助企業提升 AI 應用的實現速度，還能確保其具備足夠的彈性和擴展性，以應對未來技術的快速演變。
3. Chiplet Design Service: 隨著3D 堆疊封裝技術的興起，擷發科技提供全球領先的 Chiplet 設計服務，幫助客戶突破傳統2D 設計的物理限制，邁向縮小晶片尺寸與提升性能的目標。這項技術對於高性能運算、資料中心及 AI 加速器等應用至關重要。

擷發科技始終堅持以市場需求為導向，通過靈活的技术解決方案滿足不同行業的客製化專業需求，並且致力於透過技術創新提高產品附加值，為全球半導體產業帶來顯著的競爭優勢。

二、歷史沿革

年度	重要紀事
109年	● 擷發科技股份有限公司核准設立。
110年	● 推出IP Mart 交易平台 ● 提供效能分析服務
111年	● 與FPGA晶片商Efinix簽訂經銷協定 ● 贏得Motorola的FPGA設計服務 ● 贏得Qualcomm的IC設計服務
112年	● 贏得無線通訊領域IC設計服務 ● 與PMIC芯片商AnDAPT簽訂經銷協議

三、經營理念

擷發科技秉承「創新、品質、合作、永續」的經營理念，將技術創新作為企業發展的核心驅動力。我們相信，在這個瞬息萬變的時代，唯有不斷創新才能引領市場。我們注重產品的品質與服務的細緻，通過嚴格的品質管理體系和高效的研發流程，確保每一項技術解決方案都能超越客戶預期。

擷發科技高度重視與合作夥伴的關係，視長期穩定的合作為業務發展的基石。我們與全球各地的領先企業和學術機構建立了深厚的合作網絡，共同開展跨領域的技術研發，促進全球半導體生態系統的協同發展。

此外，擷發科技堅持可持續發展的理念，透過綠色 IC 設計服務與晶片效能優化分析，致力於降低晶片的能耗和環境影響，從晶片的設計端到實際運用場域都能達成企業與客戶節能減碳的目標，為推動全球半導體科技的永續發展貢獻力量。

四、未來展望

自2020年以來，擷發科技充分運用母公司(Microip Inc.)所開發的 EDA 工具，協助全球多家客戶進行定制化效能分析，提升了平均設計效率達到20%，並顯著縮短了產品開發週期。隨著先進製程技術的不斷演進，該公司將持續升級這些工具，以應對未來對7nm及以下先進製程設計的需求。

在客戶方面，擷發科技目前已與全球知名的半導體公司建立了穩定的合作關係，其中包括高通和聯發科等領導企業，這些公司對 IC 設計服務與 EDA 工具的需求逐年增加。預計2024年至2025年間，這些合作專案將進入量產階段，推動該公司的 IC/AI 設計服務收入實現高度成長。此外，隨著 AI 和5G 技術快速普及，未來三年內該公司預計先進製程設計服務的需求將提升。使擷發科技在全球市場中持續保持競爭力，並實現穩健的業績成長。

TOP^

主要業務項目：

擷發科技持續專注在核心產品包括架構編譯器(Architecture Compiler)、人工智慧(以下簡稱 AI)晶片設計服務以及積體電路(以下簡稱 IC)設計服務，並與集團公司之專利技術 EDA 工具 iPROfiler (AI SoC 效能分析工具)，利用邏輯設計階段的效能分析工具，幫助工程師找出晶片效能瓶頸，特別適用於 AI SoC 晶片的設計，同時協助 AI 模型團隊和 SoC 設計團隊進行深度合作，搶占半導體之市場。該公司營業內容以下列為主：

(1) 客製化積體電路(IC)設計服務

該公司提供全面且專業的 IC 設計服務，涵蓋從架構設計、IP 設計與選擇、到前後端設計、晶圓製造及測試與驗證等每個環節，確保客戶的 IC 解決方案達到最高性能與可靠性。該公司深度整合集團公司之領先的 EDA 工具，如 Architecture Compiler 與 iPROfilerTM，在 IC 設計過程中進行精準的性能分析，為客戶的產品提供創新的架構設計，助他們在市場中脫穎而出。

(2) AI 系統設計服務

該公司的 AI 系統設計服務旨在為客戶提供端到端的解決方案，支援多種硬體平台，包括 CPU+FPGA、SoC、CPU+NPU 及 GPU，以最大化 AI 模型的訓練與推論效能。

透過該公司遠端部署管理工具，客戶可以隨時隨地監控與管理 AI 系統的部署，確保客戶的 AI 應用在各種場景下都能穩定運行。

(3) 現場可程式閘陣列(FPGA)元件分銷與設計服務

該公司代理美商 Efinix, Inc.提供多樣化且高品質的 FPGA 元件，適用於各種尖端技術應用，滿足客戶在設計與開發中的所有硬體需求，該公司同時該公司專業團隊亦隨時提供客戶技術支持、最佳選擇建議與 FPGA 設計服務，幫助客戶迅速實現創新，提高產品競爭力。

使用 FPGA 晶片進行設計，可以實現深度客製化、優於中央處理單元(以下簡稱 CPU)的2-3倍效能以及低功耗的目標。這項服務能夠協助客戶設計 AI 加速器，讓他們能夠在人工智慧領域中保持競爭優勢。在 AI 晶片設計服務上，使用 FPGA 晶片進行設計，以實現深度客製化、優於 CPU 的2-3倍效能以及低功耗的目標，協助客戶設計 AI 加速器，讓他們能夠在人工智慧領域中保持競爭優勢。

公司所屬產業之上、中、下游結構圖：

該公司屬半導體產業鏈上游，茲就公司所屬產業之上、中、下游圖示說明如下：



產品名稱	產品圖示及介紹	重要用途或功能	最近一年度 營收金額(千元)	佔總營收 比重(%)
商品銷售及系統整合	現場可程式開陣列開發板/現場可程式開陣列(FPGA)設計服務	利用現場可程式化邏輯開陣列(FPGA)，將客製化演算法設計成電路，並將設計電路燒錄到FPGA，加速產品上市。	129	0.37
整合技術與服務	客製化積體電路(IC)設計服務、AI系統設計服務	在AI系統設計服務，工程也整合多個平台，為客戶提供適合的軟硬體方案，包括人工智能模型訓練(AI Model Training)與選用、建立資料庫、串接各種周邊硬體等。 建立多種通用平台，並依客戶需求規格，選用相關平台，方便快速整合IC，以符合客戶所需IC產品。	34,505	99.63
合計			34,634	100.00

TOP ^

最近五年度簡明損益表及申請年度截至最近月份止之自結損益表

單位：新臺幣千元

項目	年度	108年	109年 (自結數) (註1)	110年 (註2)	111年	112年	113年截至10月份止 (自結數)(註3)
		不適用					
營業收入			1,589	4,820	33,543	34,634	52,058
營業毛利			303	916	19,401	14,650	27,401
毛利率(%)			19	19	58	42	53
營業損益			(2,537)	(206,188)	(110,577)	(114,736)	(78,002)
營業外收入			1	178	156	82,974	29,090
營業外支出			(26)	(22)	(1,553)	(346)	(3,439)
稅前損益			(2,562)	(206,032)	(111,974)	(32,108)	(52,351)
稅後損益			(2,562)	(206,032)	(111,974)	(32,108)	(52,351)
每股盈餘(元)(註)			(0.96)	(77.17)	(17.34)	(2.66)	(3.20)
發放	現金股利(元)		-	-	-	-	-
	股票股利(資本公積轉增資)(元)			-	-	0.15	-
	股票股利(盈餘轉增資)(元)			-	-	-	-

資料來源：經會計師查核簽證之財務報告。

註：該公司於113年8月20日通過資本公積轉增資，故追溯調整每股盈餘。

註1：該公司係於109年6月9日設立，未有委任會計師查核簽證，故109年度係自結數。

修訂日期：113年7月

註2：該公司係自 111 年度起首次出具採用國際財務報導準則之財務報告，並附列 110 年度比較期數字。

註3：係自結數字，未經會計師查核簽證，因此可能與會計師查核結果存有差異，請投資人於參考時審慎評估。

最近五年度簡明資產負債表						
單位：新臺幣千元						
年度		108年	109年 (自結數)(註1)	110年 (註2)	111年	112年
項目	流動資產	不適用	3,551	6,551	46,157	199,531
	基金及長期投資		-	-	-	-
固定資產	-		1,578	3,734	7,598	
無形資產	-		-	-	1,366	
其他資產	-		4,560	9,602	15,901	
資產總額	3,551		12,689	59,493	224,396	
流動負債	分配前		4,613	23,751	45,354	127,251
	分配後		4,613	23,751	45,354	127,251
長期負債	-		-	-	-	
其他負債	-		2,972	3,561	3,813	
負債總額	分配前		4,613	26,723	48,915	131,064
	分配後		4,613	26,723	48,915	131,064
股本	1,500		1,500	50,000	100,000	
資本公積	-		193,060	281,146	75,440	
保留盈餘	分配前		(2,562)	(208,594)	(320,568)	(82,108)
	分配後		(2,562)	(208,594)	(320,568)	(82,108)
長期股權投資 未實現跌價損失	-	-	-	-		
累積換算調整數	-	-	-	-		
股東權益總額	分配前	(1,062)	(14,034)	10,578	93,332	
	分配後	(1,062)	(14,034)	10,578	93,332	

資料來源：經會計師查核簽證之財務報告。

註1：該公司係於109年6月9日設立，未有委任會計師查核簽證，故109年度係自結數。

註2：該公司係自 111 年度起首次出具採用國際財務報導準則之財務報告，並附列 110 年度比較期數字。

TOP ^

最近三年度財務比率				
年度		110年	111年	112年
財務比率	毛利率(%)	19	58	42
	流動比率(%)	27.58	101.77	156.80
	應收帳款天數(天)	-	3	3
	存貨週轉天數(天)	-	-	-
	負債比率(%)	210.60	82.22	58.41

TOP ^

修訂日期：113年7月

投資人若欲查詢該公司更詳細之資料請連結至[公開資訊觀測站](#)!!